

計算機概論

計算機概論

2 単位 (選択) 2 年 (前期)

中山 慎一・准教授 / 総合理数学科

【授業目的】 計算機とその周辺機器を用いた、現在の情報処理システムについての理解を深める。パソコンの理解から始め、現在及び今後どのように計算機システムが利用されるのか理解できるような内容を取り上げる。

【授業概要】 幅広く計算機の仕組み・動作原理について学ぶ。

【キーワード】 ハードウェア, ソフトウェア

【先行科目】 [先行科目]

【関連科目】 [関連科目]

【到達目標】 情報処理機器として身近な、パソコンの動作原理の基礎知識をハード・ソフトの両面から身につける。またネットワークに関する基礎知識を身につける。情報処理技術者試験(午前)程度の内容を理解している。

【授業計画】

1. 計算機の基礎 ハードウェア
2. 計算機の基礎 ソフトウェア
3. ネットワーク
4. 計算機アーキテクチャ
5. 計算機動作原理
6. 論理回路
7. CPU
8. ソフトウェアの実装
9. プログラミングの基礎
10. データベース
11. マルチメディア技術
12. ネットワークの仕組み
13. ネットワークと周辺機器
14. システムインテグレーション
15. 情報処理システムの管理運用等

【成績評価】 小テストと期末試験とで評価する

【再試験】 行う

【教科書】 授業時に指定します

【参考書】 [参考資料]

【授業コンテンツ】 <http://cms.db.tokushima-u.ac.jp/cgi-bin/toURL?EID=218552>

【連絡先】

⇒ 中山 (1204, 088-656-7223, shin@ias.tokushima-u.ac.jp) MAIL (オフィスアワー: 金曜日 14:00~ 15:00)

Target 計算機とその周辺機器を用いた、現在の情報処理システムについての理解を深める。パソコンの理解から始め、現在及び今後どのように計算機システムが利用されるのか理解できるような内容を取り上げる。

Outline 幅広く計算機の仕組み・動作原理について学ぶ。

Keyword *hardware, software*

Fundamental Lecture [先行科目]

Relational Lecture [関連科目]

Goal 情報処理機器として身近な、パソコンの動作原理の基礎知識をハード・ソフトの両面から身につける。またネットワークに関する基礎知識を身につける。情報処理技術者試験(午前)程度の内容を理解している。

Schedule

1. 計算機の基礎 ハードウェア
2. 計算機の基礎 ソフトウェア
3. ネットワーク
4. 計算機アーキテクチャ
5. 計算機動作原理
6. 論理回路
7. CPU
8. ソフトウェアの実装
9. プログラミングの基礎
10. データベース
11. マルチメディア技術
12. ネットワークの仕組み
13. ネットワークと周辺機器
14. システムインテグレーション
15. 情報処理システムの管理運用等

Evaluation Criteria 小テストと期末試験とで評価する

Re-evaluation 行う

Textbook 授業時に指定します

Reference [参考資料]

Contents <http://cms.db.tokushima-u.ac.jp/cgi-bin/toURL?EID=218552>

Contact

⇒ Nakayama (1204, +81-88-656-7223, shin@ias.tokushima-u.ac.jp) MAIL
(Office Hour: 金曜日 14:00~ 15:00)