

Digital Circuits

2 units (selection)

Hiroyuki Yotsuyanagi · ASSOCIATE PROFESSOR / INTELLIGENT NETWORKS AND COMPUTER SCIENCES, DEPARTMENT OF ELECTRICAL AND ELECTRONIC ENGINEERING

Target) 電子計算機などのデジタル電子機器に不可欠なパルス・デジタル信号を入出力する電子回路について基礎知識を習得させる。

Outline) デジタル電子回路素子としてダイオード・トランジスタの特性・各種パルス発生・変換器と論理回路について述べる。

Keyword) デジタル回路, トランジスタ, パルス発生回路

Fundamental Lecture) “**Electronic Circuits**”(1.0), “**Electrical Circuit Theory (I)**”(1.0), “**Electrical Circuit Theory (II)**”(1.0)

Relational Lecture) “**Analog Processing Technique**”(0.2), “**Microcomputer Circuits**”(1.0)

Requirement) 「電子回路」を受講していることが望ましい

Goal)

1. 能動素子をスイッチとして利用できる (授業計画 1~3 および中間試験による)
2. 波形整形回路, パルス発生回路の動作を説明できる (授業計画 4~9 および中間試験による)
3. デジタル回路の動作を説明できる (授業計画 10~15 および定期試験による)

Schedule)

1. デジタル回路の基礎
2. ダイオードのスイッチング特性
3. トランジスタのスイッチング特性
4. 波形変換回路
5. 波形操作回路
6. 方形波パルス発生回路 (1): マルチバイブレイタ
7. 方形波パルス発生回路 (2): シュミットトリガ回路
8. 三角波パルス発生回路
9. 中間試験
10. 基本論理ゲート
11. 組合せ論理回路
12. 基本記憶論理回路
13. 順序論理回路
14. デジタル回路の機能ブロック
15. A-D/D-A 変換回路
16. 期末試験

Evaluation Criteria) 不定期のレポート・小テスト (30 点), 定期試験 70 点とし, 合計 60 点以上を獲得した者を合格とする。

Textbook) 堀桂太郎著 「デジタル電子回路の基礎」 東京電機大学出版局

Reference)

- ◇ 吉田典可著 「電子回路 II」 朝倉書店
- ◇ 小柴典居著 「パルスとデジタル回路」 オーム社

Webpage) <http://cms.db.tokushima-u.ac.jp/DAV/person/S10737/>

Contents) <http://cms.db.tokushima-u.ac.jp/cgi-bin/toURL?EID=216156>

Contact)

⇒ Yotsuyanagi (E 棟 3 階南 D-3, +81-88-656-9183, yanagi4@ee.tokushima-u.ac.jp) MAIL (Office Hour: 水・金 17:00~ 18:00)

Note) 「電気回路」, 「電子回路」を理解していることを前提に講義する。